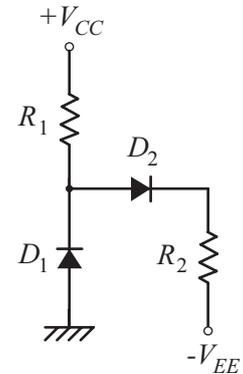


Cognome e Nome

n. matr.

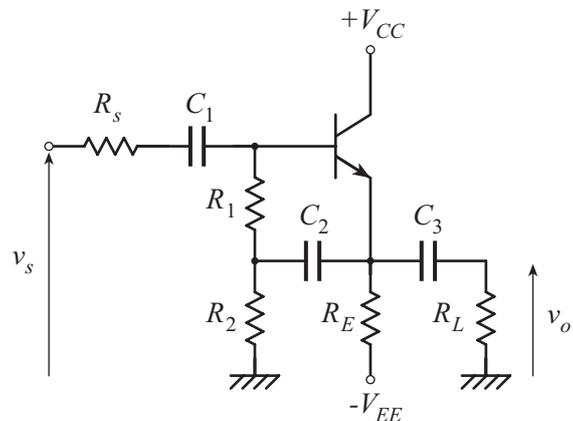
Firma

1) Nel circuito di figura le resistenze R_1 ed R_2 valgono, rispettivamente, $10\text{ k}\Omega$ e $5\text{ k}\Omega$ e le alimentazioni V_{CC} e $-V_{EE}$ valgono, rispettivamente, 10 V e -15 V . Si stabiliscano i punti di funzionamento dei diodi assumendo che la loro tensione di soglia sia pari a 0.7 V .



max.10/30

2) Nel circuito di figura la resistenza R_S , vale $500\ \Omega$, le resistenze R_1 e R_2 valgono entrambe $500\text{ k}\Omega$, e le resistenze R_E , e R_L valgono, rispettivamente, $430\text{ k}\Omega$ e $200\text{ k}\Omega$, le tensioni V_{CC} e $-V_{EE}$ sono, rispettivamente, di 5 V e di -5 V . Il transistor, al silicio, ha un β pari a 100. Si stabilisca il punto di funzionamento del transistor, il guadagno a centro banda v_o/v_s e l'impedenza d'ingresso, (si assuma che V_T valga 26 mV).



max.20/30

voto tot. =